

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-330075

(43)Date of publication of application : 30.11.1999

(51)Int.CI.

H01L 21/3205  
H01L 21/314

(21)Application number : 10-140584

(71)Applicant : TOKYO ELECTRON LTD

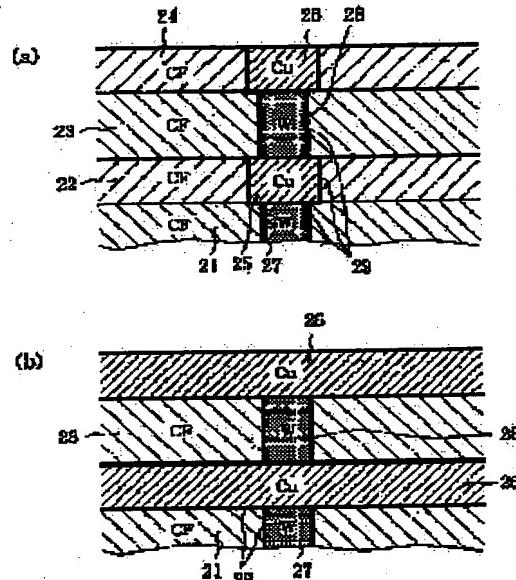
(22)Date of filing : 07.05.1998

(72)Inventor : AKAHORI TAKASHI

**(54) SEMICONDUCTOR DEVICE****(57)Abstract:**

**PROBLEM TO BE SOLVED:** To suppress the diffusion of Cu to an insulating film, when Cu is used as a wiring material.

**SOLUTION:** An insulating film is formed of CF films 21–24. Cu wiring layers 25 and 26 are formed on the CF films 21–24 via adhesion layers 29 formed of a Ti layer and a TiC layer. Since Cu does not diffuse into the CF films 21–24, the damages of an element owing to the diffusion of Cu to the CF films 21–24 is suppressed, and the quality of a semiconductor device can be improved.

**LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C) 1998,2003 Japan Patent Office

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-330075

(43) 公開日 平成11年(1999)11月30日

(51) Int.Cl.<sup>6</sup>

H 01 L 21/3205  
21/314

識別記号

F I

H 01 L 21/88  
21/314

M  
A

審査請求 未請求 請求項の数9 FD (全14頁)

(21) 出願番号 特願平10-140584

(22) 出願日 平成10年(1998)5月7日

(71) 出願人 000219967

東京エレクトロン株式会社

東京都港区赤坂5丁目3番6号

(72) 発明者 赤堀 孝

神奈川県津久井郡城山町町屋1丁目2番41  
号 東京エレクトロン東北株式会社相模事  
業所内

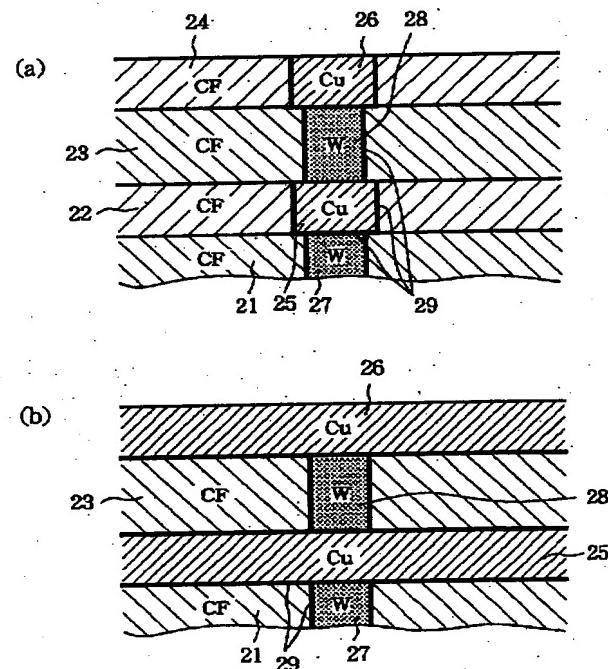
(74) 代理人 弁理士 井上 傑夫

(54) 【発明の名称】 半導体装置

(57) 【要約】

【課題】 Cuを配線材料として用いる場合に、絶縁膜へのCuの拡散を抑えること。

【解決手段】 CF膜21～24により絶縁膜を形成し、このCF膜21～24の上に、Ti層とTiC層とからなる密着層29を介してCu配線層25、26を形成する。CuはCF膜21～24へのCuの拡散が原因となる素子のダメージが抑えられ、半導体装置の質を向上させることができること。



## 【特許請求の範囲】

【請求項1】 基板上に形成されたフッ素添加カーボン膜からなる絶縁膜と、このフッ素添加カーボン膜の上に形成された銅からなる配線層と、を備えたことを特徴とする半導体装置。

【請求項2】 基板上に形成されたフッ素添加カーボン膜からなる絶縁膜と、このフッ素添加カーボン膜の上に形成された銅からなる配線層と、前記配線層がフッ素添加カーボン膜から剥離するのを防止するためにフッ素添加カーボン膜と配線層との間に形成された密着層と、を備えたことを特徴とする半導体装置。

【請求項3】 前記密着層は、金属層と、炭素と前記金属を含む化合物とを含むことを特徴とする請求項2記載の半導体装置。

【請求項4】 前記金属層はチタン層であることを特徴とする請求項3記載の半導体装置。

【請求項5】 前記フッ素添加カーボン膜は非晶質であることを特徴とする請求項1, 2, 3又は4記載の半導体装置。

【請求項6】 前記フッ素添加カーボン膜は、膜密度が1.50 g/cm<sup>3</sup>以上であることを特徴とする請求項1, 2, 3, 4又は5記載の半導体装置。(膜密度は単位があるのでどうか。あれば教えてください。)

【請求項7】 前記フッ素添加カーボン膜は、膜中に含まれる酸素の濃度が3原子%以下であることを特徴とする請求項1, 2, 3, 4, 5又は6記載の半導体装置。

【請求項8】 前記フッ素添加カーボン膜は、膜中に含まれる窒素の濃度が3原子%以下であることを特徴とする請求項1, 2, 3, 4, 5, 6又は7記載の半導体装置。

【請求項9】 前記フッ素添加カーボン膜は、膜中に含まれるホウ素の濃度が10 ppm以上1原子%以下であることを特徴とする請求項1, 2, 3, 4, 5, 6, 7又は8記載の半導体装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】 本発明は、層間絶縁膜をフッ素添加カーボン膜により形成すると共に、配線層を銅により形成した半導体装置に関する。

## 【0002】

【従来の技術】 半導体デバイスの高集積化を図るために、パターンの微細化、回路の多層化といった工夫が進められており、そのうちの一つとして配線を多層化する技術がある。多層配線構造をとるためには、n層目の配線層と(n+1)番目の配線層の間を導電層で接続すると共に、導電層以外の領域は層間絶縁膜と呼ばれる薄膜が形成される。

【0003】 この際、一般的に層間絶縁膜としてはSiO<sub>2</sub>膜が用いられ、配線層としてはアルミニウム(A

I)層が用いられている。ところがAIの配線を用いると、パターンの微細化に伴なって抵抗が増大するため電源線の電位降下やクロック信号の遅延のばらつきを招き、誤動作を生じさせてしまうという問題や、配線に流れる電流密度が増加するため、エレクトロマイグレーションによって断線が起こり、信頼性が悪くなるという問題がある。

【0004】 このためAIよりも低抵抗であり、エレクトロマイグレーションに強い銅(Cu)を配線材料として用いることが検討されている。この場合Cuはエッチングが困難であるため、例えば化学的機械研磨(CMP)法を利用したプロセス、つまり絶縁膜上に形成されたホールや溝にCuを堆積し、次いでCMPを行って絶縁膜の表面を平坦することによりパターン配線が形成されている。

## 【0005】

【発明が解決しようとしている課題】 しかしながらCuはシリコン及び酸化膜中に拡散しやすいので、絶縁膜としてSiO<sub>2</sub>膜、配線材料としてCuを用いる場合には、Cuの絶縁膜中への拡散により、デバイスの接合リードやゲート酸化膜の絶縁破壊、MOSしきい値電圧の変動などを招き、半導体デバイスの性能に悪影響を与えることとなる。

【0006】 このためCuを配線に使用する場合には、デバイスへのCu拡散を防ぐために例えば図17に示すように、絶縁膜11とCu配線層12との間に例えば200オングストローム程度の厚さのバリア膜13を形成することが検討されている。このバリア膜の材料としては、Ta, W, TiW, TiSi<sub>2</sub>, TiN, Ta<sub>2</sub>N, W<sub>2</sub>N, Ni<sub>0.6</sub>Nb<sub>0.4</sub>, アモルファスTa-Si-N等を用いることが考えられているが、バリア膜13を形成する場合には製造工程が複雑化してしまうという問題や、バリア膜13の材料にはいずれも一長一短があり、その選定が困難であるという問題がある。

【0007】 一方バリア膜を形成する代わりに、Cuが拡散しにくい材料を用いて絶縁膜を形成することも検討されている。層間絶縁膜としては、SiO<sub>2</sub>膜の他、SiOF膜や、ポリイミド膜、PSI(Polyimide Siloxane)膜、PAE(Polyaryleneethers)膜、HSQ(Hydrogen Silsesquioxanes(H<sub>8</sub>Si<sub>8</sub>O<sub>12</sub>))膜、BCB(Benzocyclobutene)膜などが用いられている。

【0008】 これらの絶縁膜のうち、BCB高分子よりなるBCB膜にはCuが拡散しないと言われているが、SiO<sub>2</sub>膜、SiOF膜、ポリイミド膜、PSI膜にはCuが拡散することが確認されている。なおPAE膜、HSQ膜へのCuの拡散の有無については確認されていない。

【0009】 ところで近年デバイスの動作についてより一層の高速化を図るために層間絶縁膜の比誘電率を低くすることが要求されている。前記BCB膜の比誘電率は

2.7程度であり、本発明者らはこれよりも比誘電率が小さく、かつCuが拡散しない材質を絶縁膜して用いることに注目している。

【0010】本発明はこのような事情の下になされたものであり、その目的は、フッ素添加カーボン膜（以下「CF膜」という）により絶縁膜を形成することによって、配線材料であるCuの絶縁膜への拡散を抑えた半導体装置を提供することにある。

#### 【0011】

【課題を解決するための手段】このため本発明の半導体装置は、基板上に形成されたフッ素添加カーボン膜からなる絶縁膜と、このフッ素添加カーボン膜の上に形成された銅からなる配線層と、を備えたことを特徴とする。ここで前記配線層がフッ素添加カーボン膜から剥離するのを防止するためにフッ素添加カーボン膜と配線層との間に密着層を形成するようにもよく、この場合密着層は、例えばチタン層等の金属層と炭素と前記金属を含む化合物とを含む層により構成される。

【0012】このような半導体装置では前記フッ素添加カーボン膜は非晶質であることが望ましい。また銅の拡散防止性をより高めるためには前記フッ素添加カーボン膜は、膜密度が $1.50\text{ g/cm}^3$ であることが望ましく、膜中に含まれる酸素の濃度が3原子%以下であることが望ましく、膜中に含まれるホウ素の濃度が $10\text{ ppm}$ 以上1原子%以下であることが望ましい。さらに硬度や耐熱性を向上させるためには、窒素添加も有効であるが前記フッ素添加カーボン膜は、膜中に含まれる窒素の濃度が3原子%以下であることが望ましい。

#### 【0013】

【発明の実施の形態】本発明の半導体装置は、絶縁膜としてCF膜を用い、配線層をCuにより形成することを特徴とするものである。このような半導体装置の具体的構造について図1を参照して説明する。この図は半導体装置の一例の一部を示すものであり、図1(a)は当該半導体装置の正面側の断面図、図1(b)は当該半導体装置の側面側の断面図を夫々示している。図中21～24はCF膜からなり、例えば7000オングストローム程度の厚さの層間絶縁膜であり、25, 26は例えば7000オングストローム程度の厚さのCu層からなる配線層、27, 28はW層よりなり、Cu配線層25, 26の間を接続する接続線である。またこの例では、CF膜21とCu配線層25との間や、W層27とCu配線層25との間等には例えば200オングストローム程度の厚さの密着層29が形成されており、図1中この密着層29は便宜上1本の太線により表わされている。

【0014】続いてこのような半導体装置の製造方法の一例について図2～図4を参照して説明する。先ず図2(a)に示すように、基板31の表面に例えば7000オングストロームのCF膜32aを形成する。このCF膜32aは例えば後述するECR（電子サイクロトロン

共鳴）を利用してECRプラズマ装置（図5参照）において、例えばプラズマガスとしてAr（アルゴン）ガス、成膜ガスとして $\text{C}_4\text{F}_8$ ガス及び $\text{C}_2\text{H}_4$ ガスを用い、当該成膜ガスをプラズマ化することにより形成される。

【0015】続いてCF膜32aにWの配線を形成するための処理を行うが、この処理では先ず図2(b)に示すように、CF膜32a表面のWの配線を形成しようとする部分にWを埋め込むためのホール33aを形成する。このホール33aはCF膜32aの表面に所定のパターンを形成し、図示しないエッティング装置においてエッティング処理を行うことにより形成される。

【0016】この後図2(c)に示すように、CF膜32aの表面に $\text{H}_2$ のプラズマを照射する。つまり例えば後述するプラズマ処理装置（図6参照）において、Arガスと $\text{H}_2$ ガスを導入して $\text{H}_2$ ガスをプラズマ化し、当該 $\text{H}_2$ のプラズマを例えば5秒程度照射する。ここでArガスを導入するのは $\text{H}_2$ のプラズマを生成しやすくなると共に、当該プラズマの安定化を図るためにある。このように $\text{H}_2$ のプラズマを照射すると、CF膜32aでは図4に示すように、表層部のフッ素(F)がHと反応しHFとなってCF膜32aから飛散していく。このため当該表層部ではFが低減するが、炭素(C)は残存するのでCの濃度が高い状態となる。

【0017】こうして $\text{H}_2$ のプラズマを照射した後、図2(d)に示すように、CF膜32aの表面全体に例えば200オングストロームの厚さのTi(チタン)層34を形成する。つまり例えば後述するスパッタ装置（図7参照）において、例えば装置内を $300^\circ\text{C}$ 程度に加熱した状態で、先ずArガスを導入してターゲットのTiをスパッタし、こうしてCF膜32aの表面全体にホール33aの内壁面も含めてTi層34を形成する。

【0018】このように基板31を加熱しながら当該CF膜32aの表面に例えばTi層34を形成すると、図4に示すように、CF膜32aとTi層34との界面では、CF膜32の表層部のCとTiが反応して例えば50オングストロームの厚さのTiC(TiとCを含む化合物)層35が形成される。この実施の形態ではTi層34とTiC層35により密着層が構成されている。

【0019】ここでTiC層35を形成するためにはターゲットのTiとCF膜表面との両方を加熱することが必要であるので、上述の例ではスパッタ装置の内部を $300^\circ\text{C}$ 以上に加熱した状態でTi層34を成膜しているが、この方法の代わりにTi層34を例えば $300^\circ\text{C}$ 程度の温度で成膜してから、当該Ti層34が形成された基板31に対して $400^\circ\text{C}$ 以上の温度でアニール処理を行うようにしてもよい。

【0020】次いで図2(e)に示すように、Ti層34等の表面にW層36を形成して、ホール33aにWを

埋め込む処理を行った後、図2(f)に示すように、図示しないCMP装置においてCMP処理(研磨処理)を行ない、CF膜32aの表面の不要なTi層34つまりホール33aの内壁面以外のTi層34を研磨して除去する。こうしてCF膜32aに形成されたホール33aにTi層34を介してWを埋め込み、W層36よりなる接続線を形成する。

【0021】続いてこのようにWの接続線が形成されたCF膜32aの表面にCu配線層を形成するための処理を行う。この処理では先ず図3(a)に示すように、Wの接続線が形成されたCF膜32aの表面に図2(a)と同様の方法で厚さ7000オングストロームのCF32bを形成し、次に図3(b)に示すように、Cuの配線を形成しようとするCF膜32bの表面に図2(b)と同様の方法で溝33bをエッチングにより形成する。次いでこの表面にH<sub>2</sub>のプラズマを照射するがこの処理は例えば図2(c)に示す工程と同様に行われ、H<sub>2</sub>のプラズマが例えば5秒程度照射される。

【0022】続いて図3(c)に示すように、CF膜32bの表面全体にTi層37を形成する。この処理は例えば図2(d)に示す工程と同様に行われ、例えば200オングストロームの厚さのTi層37が形成される。この後図3(d)に示すように、Ti層37の表面に例えば7000オングストローム程度の厚さのCu層(Cu配線層)38を形成し、更に図3(e)のように図示しないCMP装置で研磨し、こうして多層配線構造の半導体デバイスが製造される。

【0023】続いてECRプラズマ処理が行われるECRプラズマ装置と、H<sub>2</sub>プラズマの照射が行われるプラズマ処理装置と、Ti層の形成が行われるスパッタ装置について図5～図7を用いて夫々簡単に説明する。先ず図5に示すECRプラズマ装置では、プラズマ室4Aと成膜室4Bとからなる真空容器4の内部には、高周波電源部41から導波管42及び透過窓43を介して例えば2.45GHzの高周波(マイクロ波)Mが供給されると共に、プラズマ室4Aの周囲と成膜室4Bの下部側に夫々設けられた主電磁コイル44aと補助電磁コイル44bとにより、プラズマ室4Aから成膜室4Bに向かい、ECRポイントP付近にて磁場の強さが875ガウスとなる磁場Bが形成される。こうして磁場Bとマイクロ波Mとの相互作用により前記ECRポイントPにて電子サイクロトロン共鳴が生じる。

【0024】この装置でCF膜を形成するときには、成膜室4Bに設けられた載置台45に基板をなす半導体ウエハ(以下「ウエハ」という)10を載置すると共に、当該載置台45に高周波電源部46よりバイアス電圧を印加する。そして真空容器4内を排気管47を介して排気しながら、プラズマ室4Aにプラズマガス供給管48を介してプラズマガスであるArガスを導入すると共に、成膜室4Bに成膜ガス供給部49を介して成膜ガス

を導入し、成膜ガスを前記電子サイクロトロン共鳴によりプラズマ化する。なおこの装置ではH<sub>2</sub>のプラズマを照射することもでき、この場合にはプラズマ室4A内にH<sub>2</sub>ガスとArガスとを導入して、H<sub>2</sub>ガスを前記電子サイクロトロン共鳴によりプラズマ化する。

【0025】また図6に示す装置は平行平板型のプラズマ処理装置であり、図中51は処理室、52は高周波電源部53に接続された下部電極をなす載置台、54は載置台52と対向するように設けられ、アースされた上部電極である。この装置ではH<sub>2</sub>のプラズマの照射が行われるが、この際載置台52上にウエハ10を載置し、載置台52と上部電極53との間に高周波電力を印加してプラズマを発生させる。一方排気管55を介して排気しながら、ガス導入管56を介してH<sub>2</sub>ガスとArガスを夫々所定の流量で供給してH<sub>2</sub>ガスをプラズマ化し、このプラズマをウエハ10に形成されたCF膜の表面に例えば5秒程度照射する。

【0026】図7に示す装置は平行平板型のスパッタ装置であり、図中61は処理室、62はアースされた下部電極をなす載置台、63は高周波電源部64に接続され、下部電極62に対向するように設けられた上部電極、65は上部電極63の下面には設けられたTiのターゲットである。

【0027】この装置ではTiの成膜が行われるが、この際処理室61内を例えば300℃に加熱した状態で、載置台62と上部電極63との間に高周波電力を印加してプラズマを発生させる。一方排気管66を介して排気しながら、ガス導入管67を介してArガスを夫々所定の流量で供給して当該Arガスをプラズマ化し、このプラズマによりターゲット65をスパッタして、これにより載置台62上に載置されたウエハ10のCF膜上にTiを成膜する。

【0028】このようにして製造された半導体装置では、後述の実験結果から明らかなようにCuはCF膜へ拡散していかないので、Cuにより配線層38を形成しても絶縁膜であるCF膜32への拡散が抑えられる。このため絶縁膜へのCuの拡散が原因となる素子のダメージが抑えられ、半導体装置の信頼性が高められて、半導体装置の質が向上する。

【0029】またCuがCF膜32へ拡散していかないことから、絶縁膜へのCuの拡散を防止するためのバリア層が不要となるか、バリア層を設ける場合でも極めて薄いもので足りることとなる。さらにCF膜32は、後述の実験結果から比誘電率が2.5と低いので、このCF膜32を絶縁膜として用いることにより、微細化及び高速化に対応した半導体装置を得ることができる。

【0030】さらにまた本発明の半導体装置では、Cu配線層38とCF膜32との間に密着層を形成しているので、CF膜32とCu配線層38との間の密着性が高くなり、CF膜32からのCu配線層38の剥離を抑え

ることができる。ここでCF膜に直接金属層を形成した場合には、CF膜中のFと金属とが反応してCF膜と金属層の界面に金属のフッ化物が形成されてしまい、この金属のフッ化物は一般に昇華点や融点が低いので、後のプロセスで基板が前記昇華点や融点以上の温度に加熱された場合に前記金属のフッ化物の融解や昇華が起こって当該金属のフッ化物がCF膜から剥がれるおそれがある。

【0031】一方CF膜32とCu配線層38との間に密着層を形成すると、Ti層34とCF膜32との間の界面に形成されたTiC層35は融点が3257°Cと高いので、基板31が高温に加熱されるプロセスにおいても、TiCは気化あるいは融解が起こらず安定しており、このためCF膜32からTiC層35が剥離してしまうことはない。またTi層34とCu配線層38やW層36とは金属層同士なので剥離しにくい。このため結果としてCF膜32とCu配線層38やW層36との剥離が抑えられ、信頼性の高い半導体装置を得ることができる。

【0032】またTiC層35の導電率は $61\mu\Omega\cdot cm$ であるため、CF膜32とCu配線層38やW層36との間にTiC層35が存在してもCu配線層38やW層36とは電気的に接合されており、Cu配線層38やW層36を形成するときに剥がさなくても良い。ここで密着層を形成するための金属としては、Ti以外にWやMo(モリブデン)、Cr(クロム)、Co(コバルト)、Ta(タンタル)、Nb(ニオブ)、Zr(ジルコニウム)等を用いることができる。WやMoのフッ化物の融点は20°C以下、CrやCoのフッ化物の融点は100°C付近以下であるのに対し、これらの金属の炭素化合物の融点はおよそ2000°C~4000°Cであり、また同様にTa、Nb、Zrの炭素化合物の融点もかなり高いからである。

【0033】統いてCF膜へのCuの拡散の有無を確認するために行った実験例について説明する。先ず実験で用いたサンプルの構造を説明すると、当該サンプルは図8(a)に示すように、シリコン基板上に5000オングストロームの厚さのCF膜と、500オングストロームの厚さのCu層と、2000オングストロームの厚さのCu層をこの順に成膜したものである(実施例1)。

【0034】ここでCF膜とTi層とは次のように製造した。先ず上述のECRプラズマ装置において、Arガス、C<sub>4</sub>F<sub>8</sub>ガス、C<sub>2</sub>H<sub>4</sub>ガスを夫々150sccm、40sccm、30sccmの流量で導入し、マイクロ波電力(高周波電源部41)2.7kW、バイアス電力(高周波電源部46)1.5kW、基板温度400°Cの下で、シリコン基板上にCF膜を形成した。次いで当該ECRプラズマ装置において、H<sub>2</sub>ガスとArガスとを夫々300sccm、30sccmの流量で導入してCF膜の表面にH<sub>2</sub>のプラズマを5秒間照射した。こ

のときマイクロ波電力は2700W、バイアス電力は0Wとした。この後図7に示す装置を用い、300°Cの温度の下、Arガスを50sccmの流量で導入してCF膜の表面にTi層を成膜した。このとき高周波電源部64の電力は1200Wとした。

【0035】こうして得られたサンプルについてSIMS(Secondary Ion Mass Spectroscopy)によりCu、Ti、CF、Siの量の分析を行なった。またサンプルに対して425°Cにて1時間アニール処理を行なった後についても同様にSIMSにより分析を行なった。さらに比較実験として、図9(a)に示すように、シリコン基板上に5000オングストロームの厚さのSiO<sub>2</sub>膜と、500オングストロームの厚さのTi層と、2000オングストロームの厚さのCu層をこの順に成膜したサンプル(比較例1)についても同様の実験を行なった。

【0036】この結果を実施例1について図8(図8(b)は成膜後のSIMS分析結果、図8(c)はアニール処理後のSIMS分析結果)に、比較例2について図9(図9(b)は成膜後のSIMS分析結果、図9(c)はアニール処理後のSIMS分析結果)に夫々示す。図中横軸はサンプルの深さ、縦軸はCu等のイオンの数を夫々示している。この結果、実施例1の場合にはアニール処理後ではCu層とTi層に相当する深さにおいてCuとTiとが存在するが、CF膜に相当する深さではCとFのみが存在し、Cuが存在していないという分析結果が得られた。これによりCuとTiとの間では相互に拡散が起こるが、CuとCF膜との間では拡散は起こらず、結局CuはTi層へは拡散するもののCF膜へは拡散しないことが認められた。

【0037】一方比較例1の場合には、成膜後ではCF層に相当する深さにおいてSiとOの量に比べてCuの量が少ないが、アニール処理後ではSi、O、Cu、Tiが混在する状態となるという分析結果が得られ、これによりCuはTi層を拡散し、さらにSiO<sub>2</sub>膜に拡散していくことが認められた。

【0038】また実施例1のサンプルについて、Cu層の上面にテープを貼って当該テープを剥がし、テープを剥がすときにCF膜とTi層との間で剥離が起こるかどうかを目視で確認したところ剥離が認められなかった。また実施例1のサンプルのCF膜の比誘電率を測定したところ2.5であり、4程度であるSiO<sub>2</sub>膜や2.7程度であるBCB膜よりも低いことが確認された。

【0039】統いて半導体装置の電気特性を確認するために行った実験例について説明する。先ず実験で用いたサンプルの構造を説明すると、当該サンプルは、図10に示すように、シリコン基板上に5000オングストロームの厚さのCF膜と、50オングストロームの厚さのTi層と、2000オングストロームの厚さのCu層と、200オングストロームの厚さのTiN層とをこの

順に成膜したものである(実施例2)。

【0040】このサンプルのシリコン基板とTiN層の間を図10に示すように電気的に接続し、シリコン基板を275°Cに加熱した状態で当該サンプルに1MV/cmの電圧を印加して、CF膜が短絡するまでの時間

(0.1A/cm<sup>2</sup>になるまでの時間(以下「MTTF」という))を測定した。ここで図中71は電力供給部、72は電流計を夫々示しており、シリコン基板と電力供給部71との間でアースに接続した。

【0041】また比較実験として、シリコン基板上に5000オングストロームの厚さのSiO<sub>2</sub>膜と、50オングストロームの厚さのTi層と、2000オングストロームの厚さのCu層と、200オングストロームの厚さのTiN層とをこの順に成膜したサンプル(比較例2)についても同様の実験を行った。

【0042】ここでMTTFの長さは、絶縁膜であるCF膜やSiO<sub>2</sub>膜へのCuの拡散の程度に依存し、MTTFが長ければ絶縁膜へのCuの拡散量が少なく、Cuの拡散防止性が高いということを意味している。またCu層の上面にTiN層を形成したのは、Cu層の酸化を防止するためである。

【0043】この結果実施例2のMTTFは1.92hrであるのに対し、比較例2の実施例2のMTTFは0.25hrであることから、絶縁膜としてCF膜を用いた場合には、SiO<sub>2</sub>膜を用いた場合に比べてMTTFがかなり長くなることが確認され、この実験からもCuはSiO<sub>2</sub>膜には拡散しやすいが、CF膜へはかなり拡散しにくいことが認められた。

【0044】また上述の実施例1と同様の組成のCF膜の結晶性を確認するためにX線回折を測定したところ、結晶質の存在を示すラグビーピークを検出することはできず、当該CF膜は非晶質であることが確認された。ここで非晶質とは結晶子サイズが50~100オングストローム未満の微結晶をいう。このことから本発明の半導体装置では、絶縁膜であるCF膜が非晶質であって、50~100オングストローム未満の微結晶により形成されているため、Cuが通り抜けにくく、Cuの拡散防止性が高いと推察される。

【0045】以上において本発明の半導体装置では、Cuの拡散防止性をより大きくするために、絶縁膜であるCF膜の膜密度を1.50g/cm<sup>3</sup>以上にすることが望ましい。即ち本発明者らは上述のECRプラズマ装置において基板31へ印加するバイアス電力を変えることによりCF膜の密度を高くするプロセスを検討しており、この結果バイアス電力の大きさと形成されるCF膜の密度との間には図11(a)に示す関係があり、バイアス電力が大きくなるとCF膜の緻密性が高くなることが認められた。

【0046】ここで成膜条件は、Arガス150sccm, C<sub>4</sub>F<sub>8</sub>ガス40sccm, C<sub>2</sub>H<sub>4</sub>ガス30sccm,

cm, マイクロ波電力2.7kWとした。一方夫々のバイアス電力で得られたCF膜のMTTFを測定したところ、図11(b)に示す結果が得られ、バイアス電力を300w以上にした場合にはMTTFが1.63hr以上と長くなることが認められた。

【0047】これらの結果によりCF膜の膜密度が1.50g/cm<sup>3</sup>以上の場合にはMTTFが長くなり、Cuの拡散防止性が高くなるので、このようなCF膜を絶縁膜として用いることは有効であることが理解される。このようにCF膜の膜密度が1.50g/cm<sup>3</sup>以上の場合にはMTTFが長くなるのは、CF膜の膜密度が大きくなつて膜が緻密になると、Cuが通りにくくなり、Cuの拡散防止性が高くなるためと推察される。

【0048】また本発明の半導体装置では、Cuの拡散防止性をより大きくするために、絶縁膜であるCF膜中の酸素(O<sub>2</sub>)量を3atomic% (原子%)以下にすることが望ましい。即ち本発明者らは半導体装置の耐圧性を向上させるためにCF膜にO<sub>2</sub>を添加するプロセスを検討しており、この結果上述のECRプラズマ装置において成膜中にO<sub>2</sub>ガスを添加することによって、得られるCF膜中のO<sub>2</sub>量を制御することができ、図12(a)に示すように添加したO<sub>2</sub>ガス量が多いと形成されたCF膜中のO<sub>2</sub>量が多くなることが認められた。

【0049】ここで成膜条件は、Arガス150sccm, C<sub>4</sub>F<sub>8</sub>ガス40sccm, C<sub>2</sub>H<sub>4</sub>ガス30sccm, マイクロ波電力2.7kW, バイアス電力1.5kWとし、O<sub>2</sub>ガスは成膜ガス供給部49から導入した。一方添加したO<sub>2</sub>ガスの量と得られたCF膜のMTTFとの関係を調べたところ図12(b)に示す結果が得られ、O<sub>2</sub>ガスの添加量が3sccm以下の場合にはMTTFが1.90hr以上に長くなることが認められた。

【0050】これらの結果によりCF膜中のO<sub>2</sub>量が3atomic%以下の場合にはMTTFが長くなり、Cuの拡散防止性がより高くなるので、このようなCF膜を絶縁膜として用いることは有効であることが理解される。

【0051】このようにCF膜中のO<sub>2</sub>量が3atomic%以下の場合にMTTFが長くなるのは、プロセス中にO<sub>2</sub>を添加すると、炭素間の二重結合(C=C)の一部が酸素により切断されるので電流が流れにくくなつてMTTFが長くなるが、逆にCF膜中のO<sub>2</sub>量が多くなり過ぎると、OがCu-Oを形成しようとしてCF膜中にCuを引き込んでしまい、結果としてCuがCF膜へ拡散しやすくなってしまうためと推察される。

【0052】さらに本発明の半導体装置では、硬度及び耐熱性を大きくするために絶縁膜であるCF膜中の窒素(N<sub>2</sub>)を添加することが有効であるが、その添加量を3atomic%以下にすることが望ましい。即ち本発明者らはCF膜の硬度及び耐熱性を向上させるためにC

F膜にN<sub>2</sub>を添加するプロセスを検討しており、この結果上述のECRプラズマ装置において、成膜中にN<sub>2</sub>ガスを添加することにより得られるCF膜中のN<sub>2</sub>量を制御することができ、添加したN<sub>2</sub>ガス量が多いと形成されたCF膜中のN<sub>2</sub>量が多くなることが認められた（図13(a)参照）。

【0053】ここで成膜条件は、Arガス150sccm, C<sub>4</sub>F<sub>8</sub>ガス40sccm, C<sub>2</sub>H<sub>4</sub>ガス30sccm, マイクロ波電力2.7kW, バイアス電力1.5kWとし、N<sub>2</sub>ガスは成膜ガス供給部49から導入した。一方添加したN<sub>2</sub>ガスの量と得られたCF膜のMTTFとの関係を調べたところ、図13(b)に示す結果が得られ、N<sub>2</sub>ガスの添加量が2sccm以下の場合にはMTTFが1.55hr以上に長くなることが認められた。

【0054】これらの結果によりCF膜中のN<sub>2</sub>量が3atomic%以下の場合にはMTTFが長く、Cuの拡散防止性が高いことが理解される。またCF膜中のN<sub>2</sub>量が0atomic%の場合には耐熱温度が450°C程度であるのに対して、N<sub>2</sub>量が3atomic%の場合には耐熱温度が590°C程度であり、さらにCF膜中のN<sub>2</sub>量が0atomic%の場合には硬度が2.0GPa程度であるのに対して、N<sub>2</sub>量が3atomic%の場合には硬度が2.8GPa程度であった。（硬度の定義はJournal of Materials Research, vol 17, Number 6, 1992に従った。）

のことからN<sub>2</sub>を添加することによって耐熱性や硬度が大きいCN膜が一部に形成され、全体として絶縁膜の耐熱性や硬度を大きくすることができます、このような絶縁膜を用いることは有効であることが認められた。

【0055】ここでCF膜中のN<sub>2</sub>量が3atomic%以下の場合にMTTFが長くなるのは、C=C結合がNで切られ-C-Nとなるので電流が流れにくくなるためと考えられ、CF膜中のN<sub>2</sub>量が多くなり過ぎるとMTTFが短くなるのは、過剰なN<sub>2</sub>添加で-C-C-のネットワークのかなりの部分の結合が阻害され、Cのダングリングボンド（未結合部）が増加、これによりCu-CというようにダングリングボンドがCuを寄せつけるので、CuがCF膜へ拡散しやすくなるためと推察される。なおCN膜はCF膜よりも比誘電率が高く、CN膜の量が多くなると絶縁膜全体の比誘電率も高くなってしまうので、この点からもCF膜中のN<sub>2</sub>の量は3atomic%以下であることが望ましい。

【0056】さらにまた本発明の半導体装置では、半導体装置の耐圧性を向上させるために絶縁膜であるCF膜中のホウ素（B）量を10ppm以上1atomic%以下にすることが望ましい。即ち本発明者らは、半導体装置の耐圧性を向上させるためにCF膜にBを添加するプロセスを検討しており、この結果上述のECRプラズ

マ装置において、成膜中にBF<sub>3</sub>ガスを添加することにより、得られるCF膜中のB量を制御することができ、図14(a)に示すように添加したBF<sub>3</sub>ガス量が多いと形成されたCF膜中のB量が多くなることが認められた。

【0057】ここで成膜条件は、Arガス150sccm, C<sub>4</sub>F<sub>8</sub>ガス40sccm, C<sub>2</sub>H<sub>4</sub>ガス30sccm, マイクロ波電力2.7kW, バイアス電力1.5kWとし、BF<sub>3</sub>ガスは成膜ガス供給部49から導入した。一方BF<sub>3</sub>ガスの添加量と得られたCF膜のMTTFとの関係を調べたところ図14(b)に示す結果が得られ、BF<sub>3</sub>ガスの添加量が10sccm以下の場合、特にBF<sub>3</sub>ガスの添加量が0.2sccm以上10sccm以下の場合にMTTFが長くなることが認められた。

【0058】これらの結果によりCF膜中のB量が1atomic%以下の場合、特に10ppm以上1atomic%以下の場合にはMTTFが2.35hr以上に長くなり、Cuの拡散防止性がより高くなるので、このような絶縁膜を用いることは有効であることが理解される。

【0059】このようにCF膜中のB量が1atomic%以下の場合にMTTFが長くなる理由は次のように考えられる。つまりCF膜中にダングリングボンドを持ったCが存在するとこのダングリングボンドによりCuが電気的に引き込まれやすく、結果としてCuがCF膜に拡散されやすくなる。これを抑えるためにCF膜中にBを添加すると、ダングリングボンドを持ったCはBと結合するのでダングリングボンドの量が減少し、この結果Cuが拡散しにくくなってMTTFが長くなるが、CF膜中のB量が多くなり過ぎるとリーク電流が多くなるので、CF膜が導電性になってMTTFが短くなってしまうと推察される。

【0060】またこのようにBが添加されたCF膜についてSIMSによりC, F, Si, B, Oの量の分析を行なった。この実験で用いたサンプルは、シリコン基板上に5000オングストロームの厚さのCF膜を成膜したものであり、CF膜はBF<sub>3</sub>ガスを1sccmの流量で添加したもの（実施例3）と5sccmの流量で添加したもの（実施例4）とした。なおCF膜の成膜条件は、Arガス150sccm, C<sub>4</sub>F<sub>8</sub>ガス40sccm, C<sub>2</sub>H<sub>4</sub>ガスを30sccm, マイクロ波電力2.7kW, バイアス電力1.5kWとした。

【0061】この結果を実施例3について図15(a)に、実施例4について図15(b)に夫々示す。図中横軸はサンプルの深さ、縦軸はC, B等のイオンの数を夫々示している。この結果により実施例3よりも実施例4の方がCF膜中のBの量が多く、CB結合が多く形成されていることが認められ、これによって実施例4の方がMTTFが長くなることが理解された。

【0062】以上において本発明の半導体装置は図16のように構成してもよい。この装置では、図中81～84はCF膜からなる層間絶縁膜、85、86はCu配線層であって、Cu配線層25、26の間を接続する接続線もCu層87、88により形成されている。なお図中89はCF膜81とCu配線層85との間に形成された密着層である。また本発明の半導体装置ではCF膜とCu配線層を密着させる手法があれば、密着層は設けなくてよい。

【0063】さらに本発明の半導体装置の製造方法では、上述のH<sub>2</sub>のプラズマ照射は例えば図5に示すECRプラズマ装置等で行うようにしてもよい。またTi層はCVD (Chemical Vapor Deposition) 等により成膜してもよい。この場合成膜ガスとしてTiCl<sub>4</sub>ガスとH<sub>2</sub>ガスとを用いることにより、TiCl<sub>4</sub>+H<sub>2</sub>→Ti+HClの化学反応によりCF膜の表面にTi層が形成される。

#### 【0064】

【発明の効果】以上のように本発明によれば、絶縁膜をフッ素添加カーボン膜により形成しているので、配線層を銅により形成しても、銅の絶縁膜への拡散を抑えることができる。

#### 【図面の簡単な説明】

【図1】本発明の半導体装置の一例の構造の一部を示す断面図である。

【図2】本発明の半導体装置を製造する場合の具体的な工程を説明するための工程図である。

【図3】本発明の半導体装置を製造する場合の具体的な工程を説明するための工程図である。

【図4】本発明の半導体デバイスの製造方法の概要を説明するための工程図である。

【図5】CF膜の成膜処理を行うためのECRプラズマ装置を示す断面図である。

【図6】H<sub>2</sub>のプラズマ照射処理を行うための平行平板型プラズマ処理装置を示す断面図である。

【図7】Ti層の成膜処理を行うためのスパッタ装置を示す断面図である。

【図8】半導体装置のSIMS分析の結果を示す特性図である。

【図9】半導体装置のSIMS分析の結果を示す特性図である。

【図10】半導体装置の電気的特性を調べるための実験方法を説明するための説明図である。

【図11】CF膜の膜密度とバイアス電力との関係を示す特性図と、CF膜の膜密度とMTTFとの関係を示す特性図である。

【図12】プロセス中に添加したO<sub>2</sub>量とCF膜中のO<sub>2</sub>量との関係を示す特性図と、プロセス中に添加したO<sub>2</sub>量とMTTFとの関係を示す特性図である。

【図13】プロセス中に添加したN<sub>2</sub>量とCF膜中のN<sub>2</sub>量との関係を示す特性図と、プロセス中に添加したN<sub>2</sub>量とMTTFとの関係を示す特性図である。

【図14】プロセス中に添加したBF<sub>3</sub>量とCF膜中のBF量との関係を示す特性図と、プロセス中に添加したBF<sub>3</sub>量とMTTFとの関係を示す特性図である。

【図15】半導体装置のSIMS分析の結果を示す特性図である。

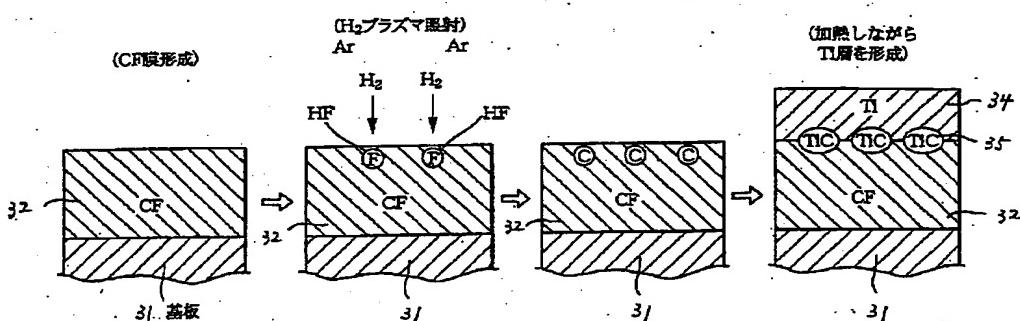
【図16】本発明の半導体装置の他の例の構造の一部を示す断面図である。

【図17】従来の半導体装置の一部を示す断面図である。

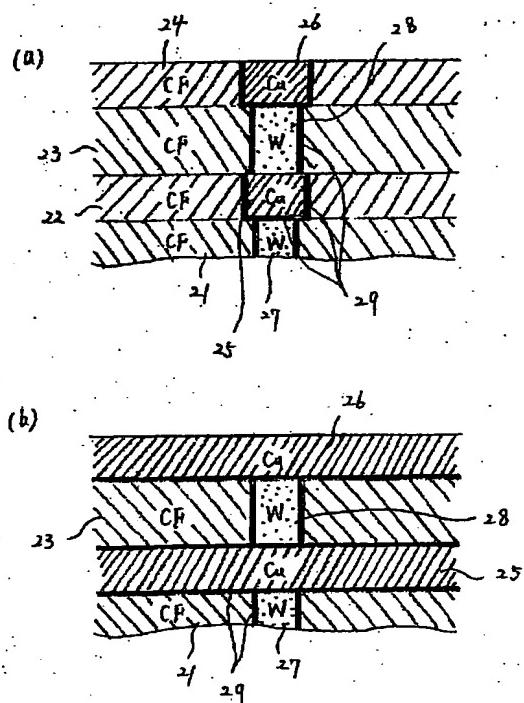
#### 【符号の説明】

10	半導体ウエハ
21～24, 32, 81～84	CF膜
29	密着層
34	Ti層
35	TiC層
27, 28, 36	W層
25, 26, 38	Cu配線層

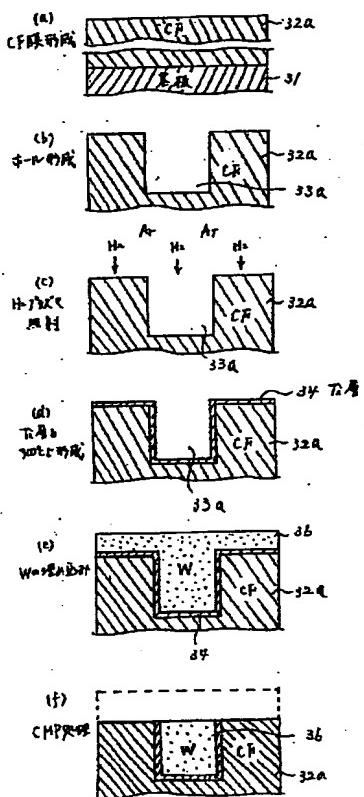
【図4】



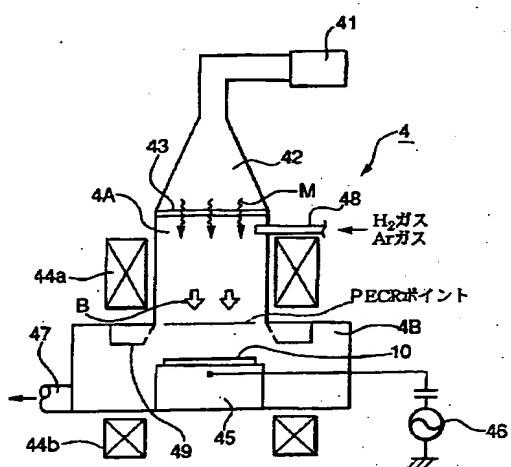
【図1】



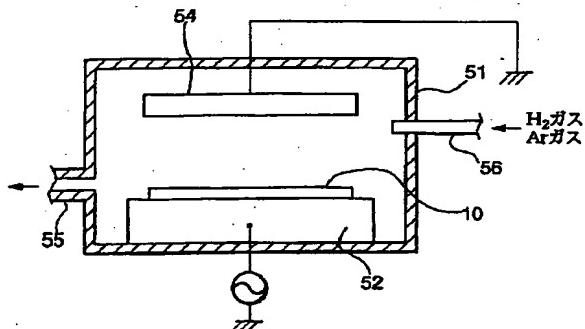
【図2】



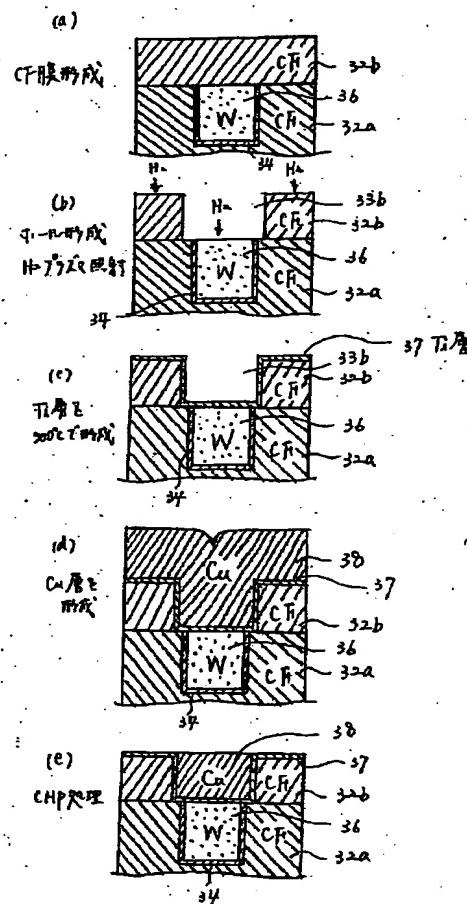
【図5】



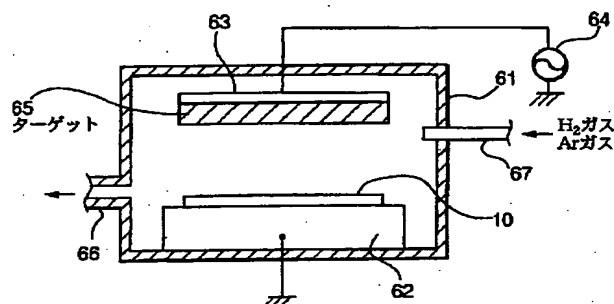
【図6】



【図3】



【図7】

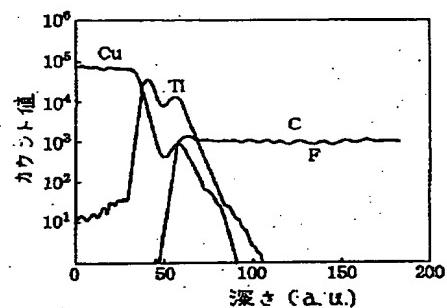


【図8】

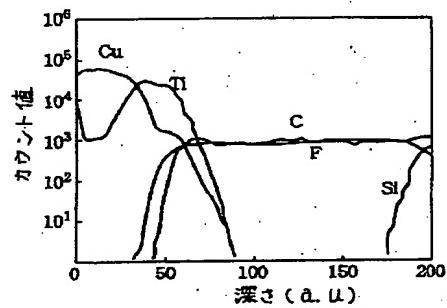
(a)

Cu	2000Å
Ti	500Å
CF	5000Å
Si	

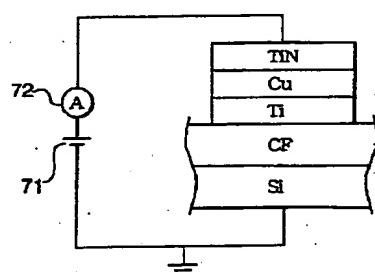
(b)



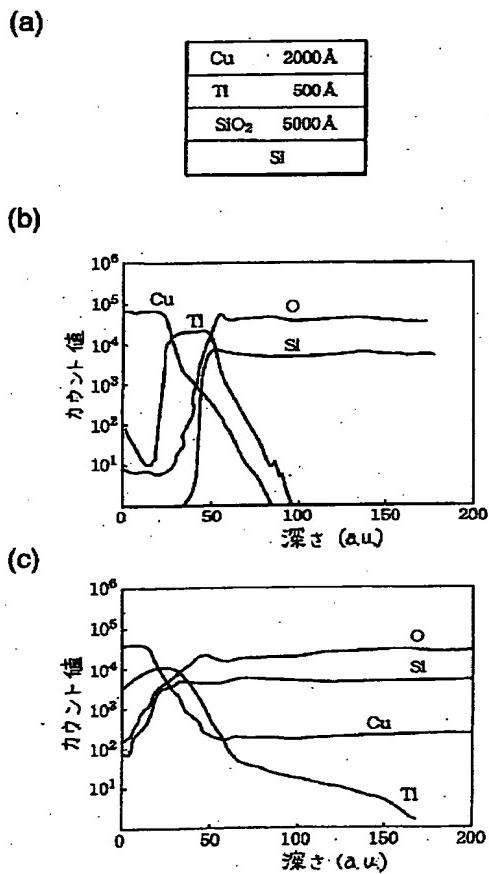
(c)



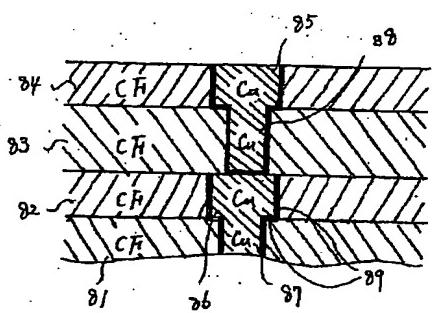
【図10】



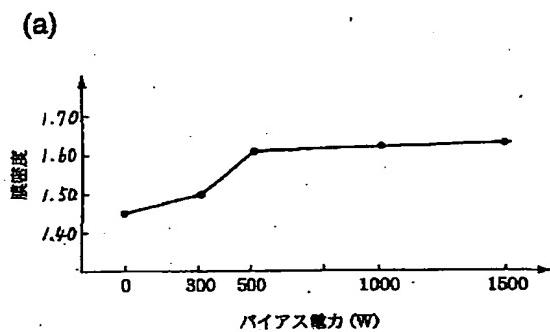
【図9】



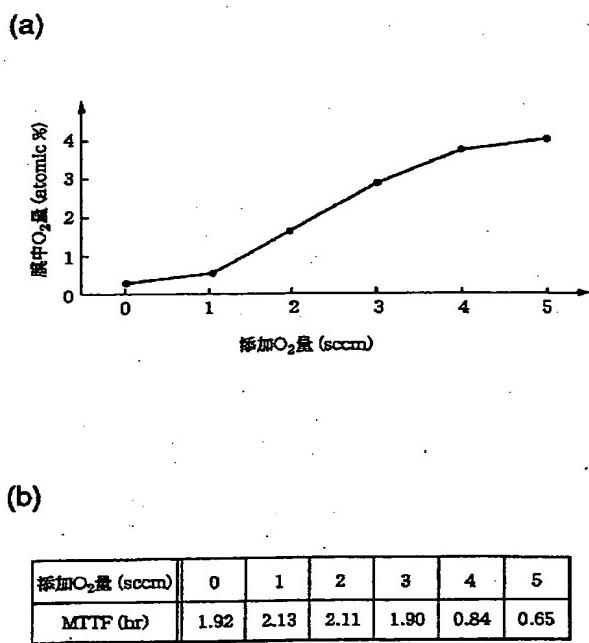
【図16】



【図11】

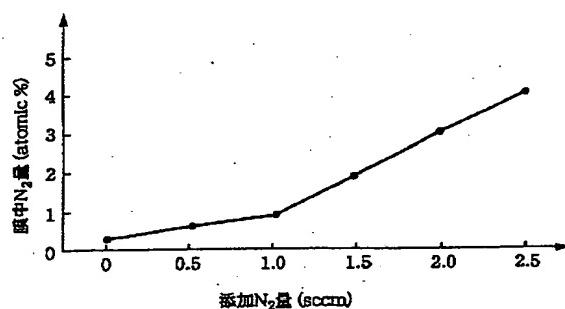


【図12】



【図13】

(a)



【図14】

(a)

添加BF <sub>3</sub> 量 (sccm)	膜中B量
0.1	5 ppm
0.2	10 ppm
1	0.01 atomic %
5	0.1 atomic %
10	1 atomic %
20	2 atomic %

(b)

添加BF <sub>3</sub> 量 (sccm)	0.1	0.2	1	5	10	20
MTTF (hr)	1.98	2.35	2.65	2.68	2.76	0.75

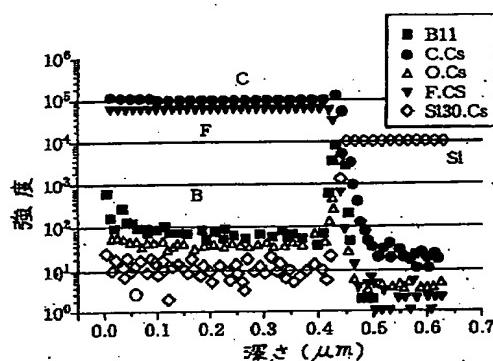
【図17】

(b)

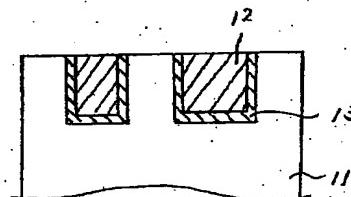
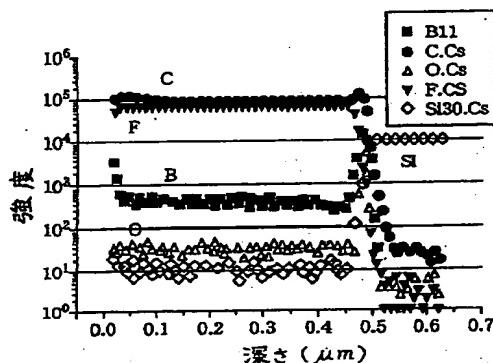
添加N <sub>2</sub> 量 (sccm)	0	0.5	1.0	1.5	2.0	2.5
MTTF (hr)	1.92	1.81	1.70	1.65	1.55	0.78

【図15】

(a)



(b)



## 【手続補正書】

【提出日】平成10年6月19日

## 【手続補正1】

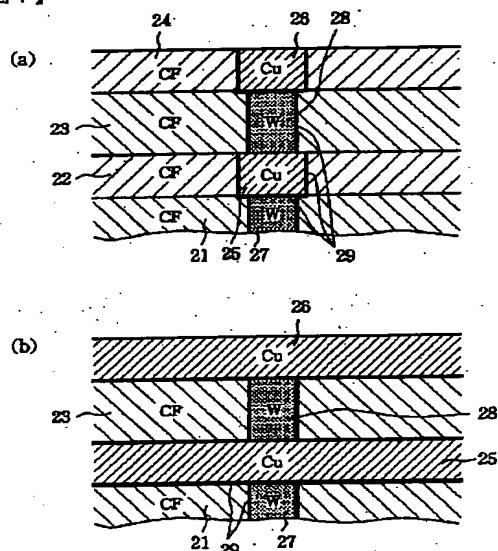
【補正対象書類名】図面

【補正対象項目名】図1

【補正方法】変更

## 【補正内容】

## 【図1】



## 【手続補正2】

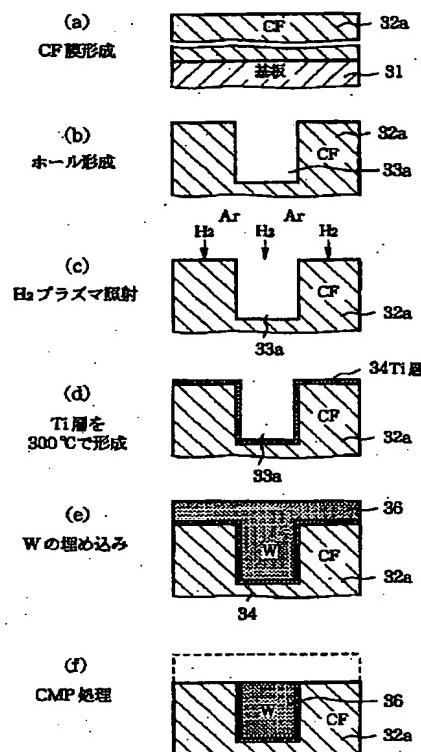
【補正対象書類名】図面

【補正対象項目名】図2

【補正方法】変更

## 【補正内容】

## 【図2】



## 【手続補正3】

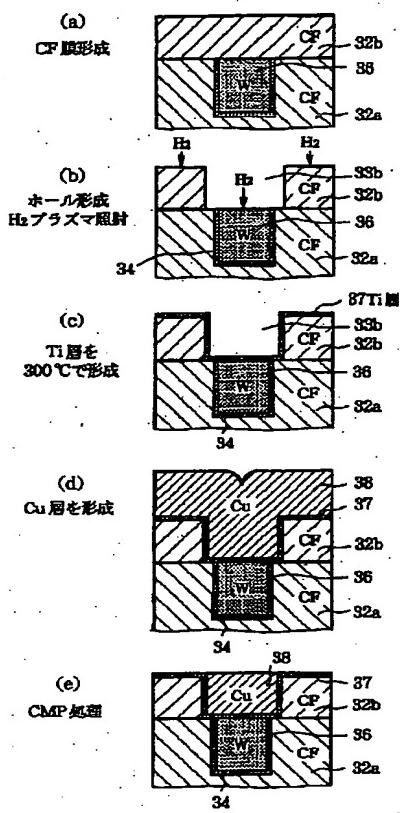
【補正対象書類名】図面

【補正対象項目名】図3

【補正方法】変更

## 【補正内容】

## 【図3】



## 【手続補正4】

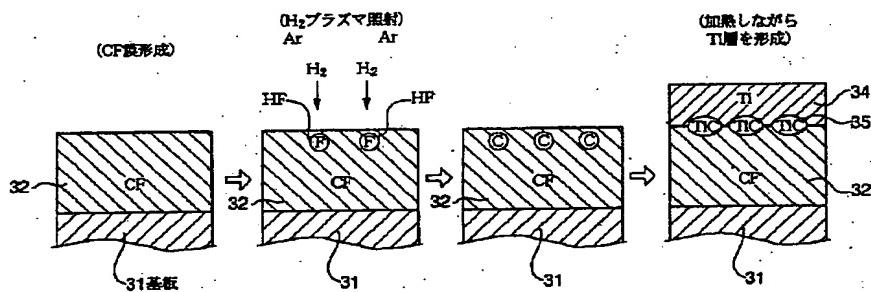
【補正対象書類名】図面

【補正対象項目名】図4

【補正方法】変更

【補正内容】

【図4】



## 【手続補正5】

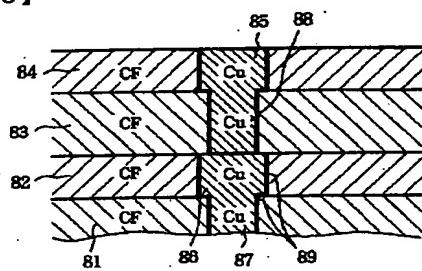
【補正対象書類名】図面

【補正対象項目名】図16

【補正方法】変更

【補正内容】

【図16】



## 【手続補正6】

【補正対象書類名】図面

【補正対象項目名】図17

【補正方法】変更

【補正内容】

【図17】

